

檔 號：

保存年限：

## 國立臺北科技大學 函

地址：106344臺北市大安區忠孝東路三段一號

承辦人：黃澤淵

電話：02-2771-2171#6023

電子信箱：receivable0308@ntut.edu.tw

受文者：文藻學校財團法人文藻外語大學

發文日期：中華民國115年6月22日

發文字號：北科大產學字第1157900162號

速別：普通件

密等及解密條件或保密期限：

附件：課程表、海報 (XC760004240000000\_115F900491\_1\_22140639859.pdf, XC760004240000000\_115F900491\_2\_22140639859.png)

主旨：檢送本校辦理115年「晶片安全工程師人才培育計畫」課程資訊（詳如說明），敬邀貴校學生踴躍報名參加，並請協助公告，請查照。

說明：

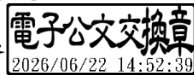
- 一、因應半導體產業快速發展與資安威脅日益增加，本計畫結合晶片安全與資訊安全領域專業資源，培育具備晶片安全設計與硬體防護能力之人才。課程涵蓋晶片安全基礎、硬體資安架構、加密與驗證機制、可信任執行環境（TEE）、側通道攻擊與防護技術等內容，並透過實務案例與專題實作，強化學生跨域整合與實作能力，培養符合半導體與資安產業需求之關鍵工程人才。
- 二、報名資格：全國公私立各大技專校院在學學生。
- 三、課程時間：115年8月15日（六）、8月16日（日），共計2天，符合報名資格，且參與全程課程者，將於課程結束後由合作企業核發研習時數證明（電子檔）。
- 四、課程地點：國立臺北科技大學綜合科館5樓電機工程系511電腦教室（台北市大安區忠孝東路三段1號）、Google Meet

## 線上課程

- 五、人數上限：實體40人/線上200人。(課程免費)
- 六、報名時間：即日起至115年8月10日(一)17點為止(如人數額滿將提前截止)。
- 七、報名網址：<https://forms.gle/7WxQiwMV1CS5i9Mi9>
- 八、課程聯絡人：教育部產學連結執行辦公室-國立臺北科技大學黃專員，連絡電話:(02)2771-2171分機6023，電子郵件：[receivable0308@mail.ntut.edu.tw](mailto:receivable0308@mail.ntut.edu.tw)、鄭經理，連絡電話:(02)2771-2171分機6012，電子郵件：[clcheng@mail.ntut.edu.tw](mailto:clcheng@mail.ntut.edu.tw)。
- 九、協辦單位：鑑智實相科技股份有限公司、智根技術股份有限公司、解智能資料梳理股份有限公司、財團法人資訊工業策進會資安科技研究所。
- 十、檢附課程表及宣傳海報。

正本：各公私立大專校院

副本：本校產學合作處



# 115 年「晶片安全工程師人才培育計畫」課程表

主辦單位：教育部產學連結執行辦公室-國立臺北科技大學

協辦單位：鑑智實相科技股份有限公司、財團法人資訊工業策進會資安科技研究所

課程日期：115 年 8 月 15 日(六)~115 年 8 月 16 日(日)

課程地點：國立臺北科技大學綜合科館5樓電機工程系511電腦教室

課程報名網址：全國公私立各大專校院在學學生；實體 40 人及 Google Meet 線上 200 人

參與對象：09:00~18:00(報到時間：08:30~9:00，中午休息時間 12:00~13:00)

課程聯絡人：教育部產學連結執行辦公室-國立臺北科技大學

鄭經理 Tel：(02)2771-2171 分機 6012、E-mail：clcheng@ntut.edu.tw

日期	時間	課程單元主題/內容	授課教師
8/15 (六)	08:30-09:00	報 到	
	09:00-12:00	<b>晶片安全破解的真實世界，從晶片卡到遊戲主機</b> 1. 暖身，從晶片安全攻擊原理開始 2. 遊戲機改機及智慧卡破解，竟跟晶片安全有關 3. 晶片安全的國際認證框架：CC、SESIP、FIPS	鑑智實相科技(股)公司 林高裕 營運長
	12:00-13:00	用 餐 時 間	
	13:00-17:00	<b>量子時代的安全盾牌：密碼硬體設計與 PQC 關鍵解密</b> 1. 密碼硬體簡介 2. 淺談後量子密碼(PQC) 3. 初探晶片設計	鑑智實相科技(股)公司 洪維志 技術長 智根技術(股)公司 郭博鈞 執行長 陳奕達 硬體工程師
	17:00-18:00	綜 合 討 論	
8/16 (日)	08:30-09:00	報 到	
	09:00-12:00	<b>晶片安全的攻防</b> 1. 旁通道攻擊簡介 2. 錯誤注入攻擊簡介	鑑智實相科技(股)公司 洪維志 技術長
	12:00-13:00	用 餐 時 間	
	13:00-16:00	<b>晶片安全檢測實務</b> 1. 檢測設備簡介 2. 旁通道分析實務 3. 錯誤注入分析實務	鑑智實相科技(股)公司 洪維志 技術長
	16:00-17:00	<b>半導體與晶片安全職涯定位九宮格</b> 1. 從半導體與晶片安全趨勢看見職涯機會 2. 運用九宮格工具盤點學習經驗與職務方向 3. 將個人經驗轉譯為履歷與面試可用的能力證據	解智能資料梳理(股)公司 技術服務處鄭惠如處長
17:00-18:00	綜 合 討 論		

備註：

1.報名成功後將另行通知，並給予線上課程之連結

2.主辦單位保留報名名額資格審核權，以及修改、變更活動內容及額滿截止報名之權利。

# 晶片安全 工程師

## 人才培育計畫



### 時間

115年  
8月15日(六)、  
8月16日(日)



### 地點

國立臺北科技大學  
綜合科館5樓  
電機工程系511電腦教室



### 主辦單位

教育部產學連結執行辦公室  
- 國立臺北科技大學



### 協辦單位

鑑智實相科技股份有限公司  
智根技術股份有限公司  
解智能資料梳理股份有限公司  
財團法人資訊工業策進會  
資安科技研究所

培育未來關鍵人才  
守護晶片安全未來